PATENT ABSTRACTS OF JAPAN

(11)Publication number:

02-239188

(43) Date of publication of application: 21.09.1990

(51)Int.CI.

C30B 25/18

// C30B 29/40

H01L 21/205

(21)Application number: 01-058247

(71)Applicant: NIPPON MINING CO LTD

(22)Date of filing:

(72)Inventor:

SUGA KAZUHIKO

09.03.1989

KAISHIYOU TAKASHI

IZUMI SEIICHI

(54) EPITAXIAL GROWTH METHOD

(57)Abstract:

PURPOSE: To drastically lower an abnormally grown defect by performing specified specular finishing on the surface of a wafer and specifying the temp. of a base plate in the case of growing an epitaxial layer on the surface of the wafer by an organic metallic vapor phase epitaxial growth method.

CONSTITUTION: Epitaxial growth is performed by utilizing a wafer wherein the face orientation is tilted at 0.1-0.5° preferably 0.1-0.2° from (100) direction and raising the temp. of a base plate at 600-700°C. By this method, an epitaxial layer is grown uniformly and densely in the whole surface and a defect accompanied with growth is made difficult to be caused. Further the range of a product heretofore called as a face orientation just article is limited at ≤0.1° off angle. This is discriminated from the wafer having 0.1-0.5° off angle and therefore it can be prevented that the defect is caused or not on the surface of the epitaxial layer.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of

rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

⑩ 公 開 特 許 公 報 (A) 平2-239188

⑤Int. Cl. ⁵

識別記号 庁内整理番号

❸公開 平成 2年(1990) 9月21日

C 30 B 25/18 // C 30 B 29/40 H 01 L 21/205 8518-4G 8518-4G 7739-5F

審査請求 未請求 請求項の数 1 (全4頁)

図発明の名称 エピタキシヤル成長方法

②特 頭 平1-58247

@出 願 平1(1989)3月9日

@発明者 菅 和 彦

埼玉県戸田市新曾南 3 丁目17番35号 日本鉱業株式会社電

子材料 • 部品研究所内

⑩発明者 甲斐荘 敬司

埼玉県戸田市新曾南 3 丁目17番35号 日本鉱業株式会社電

子材料・部品研究所内

⑩発明者泉 清 -

埼玉県戸田市新曾南3丁目17番35号 日本

日本鉱業株式会社電

子材料・部品研究所内

勿出 顋 人 日本鉱業株式会社

東京都港区虎ノ門2丁目10番1号

個代 理 人 弁理士 大日方 富雄

外1名

明福書

1. 発明の名称

エピタキシャル成長方法

2. 特許請求の範囲

(1) 化合物半導体単結晶ウェーハの表面を、その面方位が〈100〉方向から角度で0、1~0、5・傾くように鏡面加工した後、その表面に有機金属気相エピタキシャル法により、基板温度が60~700℃の条件でエピタキシャル層を成長させるようにしたことを特徴とするエピタキシャル成長方法。

3. 発明の詳細な説明

[産業上の利用分野]

本発明は、ウェーハ上へのエピタキシャル成長 技術に関し、特に化合物半導体単結晶ウェーハ上 にMOCVD (有機金属気相エピタキシャル成長 法)によりエピタキシャル層を形成する場合に利 用して効果的な技術に関する。

[従来の技術]

従来、MOCVDやMBE(分子線エピタキシ

ー)、クロライドCVD、ハイドライドCVDなどの気相エピタキシャル成長法によって化合物半 導体単結晶ウェーハ上にエピタキシャル圏を成長 させた場合、グロースピラミッド(growth pyramids)やファセッテッドディフェ クト(faceted defects)と呼ばれる表面欠陥が生じるという問題があった。

上記問題を解決するため、例えばウェーハの成長面を〈100〉方位から1~7。 傾けて気相成長を行なう方法 (以下、オフアングル法と称する)が提案されている(「Journal of Crystal Growth 88] Elsevier Science Publishers B. V. (Nouth-Holland Physics Publishing Division)pp58~pp66).

面方位を1~7°傾けるという上記オフアングル法にあっては、主として転位の上に発速するグロースピラミッドやファセッテッドディフェクトと呼ばれる欠陥を、著しく低級させることができ

5.

[発明が解決しようとする課題]

ところで、従来、半導体レーザのように結晶表面にグレーティングを施さなければならないデバイスの材料には上述したようなオフアングルのウェーハを使用することはできないため、面方位がく100>ジャストと呼ばれるものが使用されていた。しかし、従来の面方位ジャスト品を用いて気相成長を行なうと、エピタキシャル成長層の表面に欠陥が現われたり現われなかったりする場合があった。

この発明は上記のような背景の下になされたもので、その目的とするところは、ウェーハ表面に MOCVDによるエピタキシャル層を形成する場合において、成長膜の表面に生じる具常成長欠陥 を大幅に低減できるようなエピタキシャル成長方法を提供することにある。

[課題を解決するための手段]

本発明者らは、従来の面方位ジャスト品を用いて気相成長させたウェーハの表面に欠陥が現われ

でエピタキシャル成長させることを提案するもの である。

[作用]

上記した手段によれば、エピタキシャル層の成長面の面方位が〇・1~〇・5・傾いているため 結晶格子を構成する原子層の始部が表面に階段状 に現われ、そこをシードとしてエピタキシャル層 が成長を開始し、基板温度を600℃以上700 で以下と高く設定しているので、表面全体に且って 切一かつ機密にエピタキシャル層が成長し、成 長に伴う欠陥が生じにくくなる。

また、従来、面方位ジャスト品と呼ばれていた 製品の範囲を、オファングル 0 . 1 °以下に限定 し、それとオファングル 0 . 1 ~ 0 . 5 °のもの とを区別しているため、エピタキシャル層の表面 に欠陥が現われたり現われなかったりするのを防 止できる。

[実施例]

以下、本発明を、InP基板上へMOCVD法によりInP結晶をエピタキシャル成長させる場

たり現われなかったりする原因を突明すべく、種々の実験を繰り返した結果、従来の面方位ジャスト品と呼ばれるものの中には、オファングルが0.5°以下のものが含まれていること、また、気相成と下の表面欠陥は、上記グロースにはなりについたがです。次のでは、大欠陥と称する)があり、この人とに気があり、この人とに気があり、この人とに気があり、この人とに気があり、この人とに気があり、この人とに気があり、この人とに気があり、この人とに気があり、この人とに気があり、この人とに気があり、この人とに気があり、この人とに気があり、この人とに気があり、この人とに気があり、この人とに対した。

なお、第2図は微分干渉 頭 微鏡 写真であり、ここに 現われている 涙状 欠陥は、 成長 層の 厚さが 3 μ m の 円形または楕円形の 突起物である。

この発明は、上記知見に基づいて、MOCVD 法によるエピタキシャル成長法用基板として、面 方位を〈100〉方向から0.1~0.5 好ま しくは0.1~0.2 傾けたウェーハを用い、 かつ鋳板温度を500℃以上700℃以下の条件

合を例にとって説明する。

上記のようにして気相成長されたInP基板の 表面を複分干渉顕微鏡で観察して、表面欠陥(浸 状欠陥)の密度を測定した結果を第1図に示す。 第1図は表面欠陥密度を縦軸、基板表面の面方位 の傾き(オフアングル)を接軸にとって示してあ

BEST AVAILABLE COPY

第1回より、面方位のずれが0.05°以内の基板の表面に形成されたエピタキシャル成長層の表面欠陥密度は、1.5×10° cm - 3以上であるが、0.05°~0.10°のオフアングルの基板では表面欠陥密度が1×10°~1×10° cm - 2の範囲に減少し、さらに、0.10°以上のオファングルの基板では、3×10° cm 以上のオファングルの基板では、3×10° cm 以下に減少していることが分かる。

また、第2回(A),(B)にはオファングルが0.03°と0.2°のInP基板上に成長させたエピタキシャル層の表面の微分干渉顕微鏡写真をそれぞれ示す。

同図より、基板表面の傾きが 0 . 0 3 ° の場合 よりも 0 . 2 ° の方が大幅にエピタキシャル度の 表面欠陥が少ないことが分かる。

この実施例では基板650℃でエピタキシャル成長させているが、基板温度は600~700℃の範囲とされる。600℃未満では表面欠陥密度を十分に低減できず、700℃を超えるとキャリ

また、従来、面方位ジャスト品と呼ばれていた 製品の範囲を、オフアングル 0 . 1 * 以下に限定 し、それとオフアングル 0 . 1 ~ 0 . 5 * のもの とを区別しているため、エピタキシャル層の表面 に欠陥が現われたり現われなかったりするのを防 止できるという効果がある。

4. 図面の簡単な説明

第1回は本発明を適用して作成した In P 基板の面方位の傾きとエピタキシャル成長層の表面の 欠陥密度との関係を示す図、

第2図(A), (B)は基板表面の面方位の傾きが0.03°と0.2°の場合のエピタキシャル成長層の表面状態を示す顕微鏡写真(倍率100倍)である。

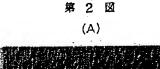
代理人 弁理士 大日方宮雄 弁理士 荒船博司

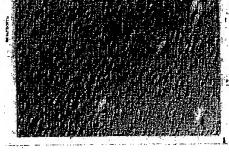


ア濃度が高くなるからである。

なお、上記実施例ではInP基板上にエピタキシャル層を成長させる場合を例にとって説明したが、この発明はInP基板のみでなく、GaAs等他の化合物半導体基板に適用できる。

[発明の効果]

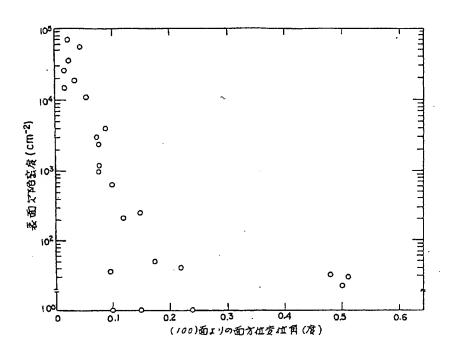




x 100

(B)

第 1 図



手統補正費 (放)

平成 1年 6月13日

特許庁長官 殿

1. 事件の表示

平成1年特許願第58247号



2. 発明の名称 エピタキシャル成長方法

3. 補正をする者

特許出頭人 事件との関係

名称

日本鉱業株式会社

4. 代理人

₹ 162

東京都新宿区市谷本村町3番20号 住 所 新盛堂ビル別館5階 電話03(269)2811

井理士 (8581) 大日方 富雄 (1)

- 5. 補正命令の日付 平成1年5月30日(発送日)
- 明細書の「図面の簡単な説明」の機 6. 補正の対象



7. 補正の内容

(1)明細書第9頁第13行目に、「成長層の表面 状態を示す頭微鏡写真」とあるのを、「成長層表 面の結晶の構造を示す顕微鏡写真」と補正する。